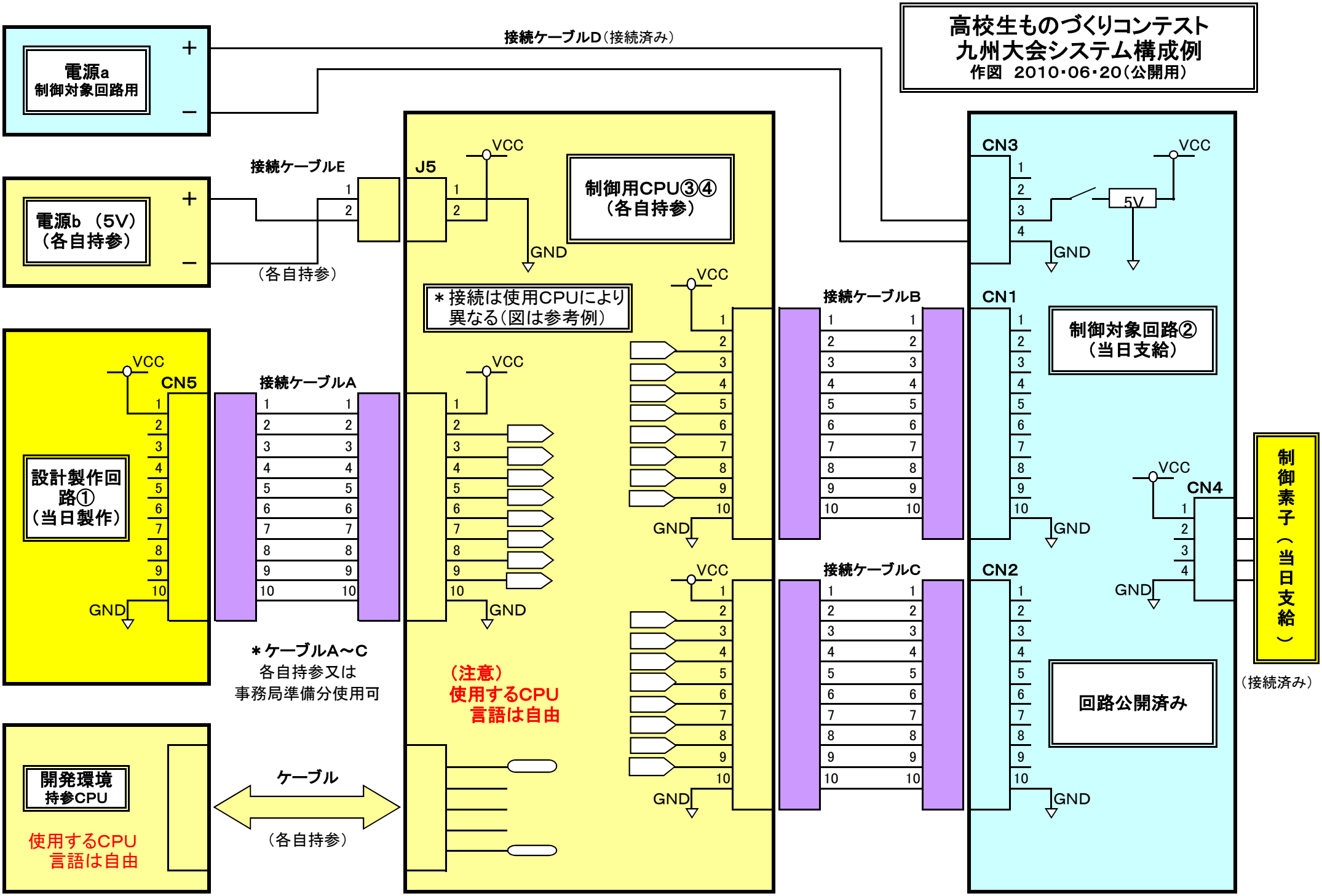
高校生ものづくりコンテスト
九州大会システム構成例
作図 2010・06・20(公開用)
電源a
制御対象回路用
+
−
接続ケーブルD(接続済み)
電源b (5V)
(各自持参)
+
−
接続ケーブルE
(各自持参)
J5
VCC
GND
制御用CPU③④
(各自持参)
＊接続は使用CPUにより
異なる(図は参考例)
CN3
VCC
5V
GND
CN1
制御対象回路②
(当日支給)
GND
CN2
回路公開済み
GND
CN4
VCC
GND
制御素子(当日支給)
(接続済み)
設計製作回路①
(当日製作)
CN5
VCC
GND
接続ケーブルA
＊ケーブルA〜C
各自持参又は
事務局準備分使用可
(注意)
使用するCPU
言語は自由
接続ケーブルB
接続ケーブルC
開発環境
持参CPU
使用するCPU
言語は自由
ケーブル
(各自持参)